

CONCORSO DI AMMISSIONE AL CORSO DI DOTTORATO DI RICERCA IN INGEGNERIA DELL'INFORMAZIONE XXXII CICLO, Area 1 – Computer Science and Engineering, ISTITUITO PRESSO IL DIPARTIMENTO DI ELETTRONICA, INFORMAZIONE E BIOINGEGNERIA DEL POLITECNICO DI MILANO, INDETTO CON D.R. N.684 Prot. N.11521 del 13/02/2017 per l'assegnazione di n.1 posto con borsa di studio vincolata all'esecuzione del tema di ricerca: "Hardware/Software Codesign Methodologies for FPGA-based High Performance Computing Infrastructure"

GRADUATORIA

Rep. N°1497
Prot. N°26523 del 28/03/2017

N.	COGNOME	NOME	Totale punti	Ammesso con borsa / Idoneo non ammesso /
1	Di Tucci	Lorenzo	91/100	Ammesso con borsa